

AI チップ設計拠点フォーラム(第80回)開催案内【Web開催】

1. 日時 3月27日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には3月25日～3月27日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 「AI チップ設計拠点フォーラムについて」
(産総研／内山 邦男)

13:35-14:20 「ハードウェアセキュリティの研究動向と研究紹介」
(産総研／堀 洋平氏)

14:20-15:05 「国際会議 EDAPS2025における先端パッケージの技術動向」
(日立製作所／植松 裕氏)

15:05-15:15 休憩

15:15-16:00 「SDRJ(システムデバイスロードマップ産学連携委員会)における
Application Benchmarking(AB)と System Architecture(SA)の取り組みについて」
(東京科学大学／横田 理央先生、筑波大学／山口 佳樹先生)