

AI チップ設計拠点フォーラム(第75回)開催案内【Web開催】

1. 日時 10月31日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には10月29日～10月31日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 「AI チップ設計拠点フォーラムについて」

(産総研/内山 邦男)

13:35-14:20 「Soc 設計段階におけるセキュリティー脆弱性検証の課題と検証ソリューション環境」

(CyCuity/ Luc Schoups 氏・John Elliott 氏)

14:20-15:05 「Hot Chips 2025 における開発動向」

(豊橋技術科学大学/佐藤 幸紀先生)

15:05-15:15 休憩

15:15-16:00 「次世代半導体設計”Chiplet 2.5D/3D 技術”、そして更なるその先へ」

(GUC Japan/入江 和幸氏)