

AI チップ設計拠点フォーラム(第73回)開催案内【Web開催】

1. 日時 7月25日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には7月23日～7月25日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 「AI チップ設計拠点フォーラムについて」

(産総研/内山 邦男)

13:35-14:20 「チップレット SoC におけるテスト課題と Synopsys ソリューション」

(日本シノプシス合同会社/鈴木 裕也氏)

14:20-15:05 「半導体のセキュリティ評価を通して見える景色」

((株)ECSEC Laboratory/倉員 桂一氏)

15:05-15:15 休憩

15:15-16:00 「セキュア暗号モジュール SCU の概要」

((株)SCU/植村 泰佳氏)