

AI チップ設計拠点フォーラム(第71回)開催案内【Web開催】

1. 日時 5月30日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には5月28日～5月30日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 「AI チップ設計拠点フォーラムについて」
(産総研／内山邦男)

13:35-14:20 「福岡における最先端 AI コンピューティング研究と半導体人材育成」
(九州大学副学長、福岡半導体リスクリングセンター副センター長／井上弘士先生)

14:20-15:05 「国内 LLM モデル“Fugaku-LLM”ができるまでの裏側」
(富士通／本田 巧氏)

15:05-15:15 休憩

15:15-16:00 「先端 SoC 開発を支援する Quest Global 社の紹介」
(クエスト・グローバル・ジャパン／山口 悟氏)