

AI チップ設計拠点フォーラム(第69回)開催案内【Web 開催】

1. 日時 3月28日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加者には3月26日～3月28日午前中に Web フォーラム参加の為のリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 「AI チップ設計拠点について」(産総研/内山邦男)

13:35-14:20 「Rapidus が提供する短 TAT 設計環境 Raads(Rapids AI-Assisted Design Solution)のご紹介」(Rapidus 株式会社/鶴崎 宏亀氏)

14:20-15:05 「ウインボンドのカスタムメモリソリューションによるエッジコンピューティングの高速処理の革新」(ウインボンド・エレクトロニクス株式会社/藤岡 伸也氏)

15:05-15:15 休憩

15:15-16:00 「新生・シリコンアイランド九州の進む道」(公益財団法人九州経済調査協会/岡野 秀之氏)