

## AI チップ設計拠点(第68回)開催案内【Web 開催】

1. 日時 2月28日(金)13:30-16:00

### 2. 開催方法

Web フォーラム

(参加登録者には2月26日～2月28日午前中に Web フォーラム参加の為のリンクアドレスを通知いたします)

### 3. アジェンダ

13:30-13:35 AI チップ設計拠点について (産総研/内山邦男)

13:35-14:20 「半導体モノづくりを加速する NVIDIA Computing Platform」  
(エヌビディア合同会社/丹 愛彦氏)

14:20-15:05 「最先端半導体技術センター(LSTC)活動内容と今後の方向性」  
(技術研究組合最先端半導体技術センター/石川 陽一氏)

15:05-15:15 休憩

15:15-16:00 「SC24 における研究動向」 (日本電信電話株式会社/新井 淳也氏)