

AI チップ設計拠点(第67回)開催案内【Web 開催】

1. 日時 1月31日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には1月29日~1月31日午前中にWeb フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点について (産総研/内山 邦男)

13:35-14:20 近接場誘導結合を用いた Dualibus による、チップ開発のすそ野を広げるチップレットの構想
(株式会社 Premo/辻 秀典氏)

14:20-15:05 AI アクセラレータやクラウド基盤のためのドメイン特化型言語と高度な自動コード最適化
(豊橋技術科学大学/佐藤 幸紀先生)

15:05-15:15 休憩

15:15-16:00 日本の半導体産業の再生とシリコンシーベルト
(国立情報学研究所/副所長 安浦 寛人先生)