

AI チップ設計拠点(第66回)開催案内【Web 開催】

記

1. 日時 12月27日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には12月25日～12月27日午前中にWeb フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点について(産総研／内山邦男)

13:35-14:20 MICRO 2024 における研究動向 (東北大学／佐藤雅之先生)

14:20-15:05 オープンソース EDA を活用した LSI 開発環境の開拓 (産総研／日置雅和氏)

15:05-15:15 休憩

15:15-16:00 EUV リソグラフィ:nm 技術時代を支えるキー技術 (ALITECS 株式会社／岡崎信次氏)