

AI チップ設計拠点フォーラム(第64回)開催案内【Web 開催】

記

1. 日時 10月25日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には、10月23日～10月25日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて(産総研・内山邦男)

13:35-14:20 半導体モノづくりを加速する NVIDIA Computing Platform(エヌビディア合同会社／丹愛彦氏)

14:20-15:05 HPC と Quantum computing の連携とその応用(産総研／小林広明先生)

15:05-15:15 休憩

15:15-16:00 エッジ AI センシングプラットフォーム「AITRIOS™」で実現する社会課題の解決とその導入事例
(ソニーセミコンダクタソリューションズ株式会社／浴良仁氏)