

# AIチップ設計拠点フォーラム(第60回)開催案内【Web開催】

## 記

1. 日時 6月28日(金)13:30-16:00

### 2. 開催方法

Web フォーラム

(参加登録者には、6月26日~28日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

### 3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:20 SPRESENSE ではじめるローパワーエッジ AI  
(ソニーセミコンダクタソリューションズ株式会社／太田義則氏 )

14:20-15:05 低消費電力 MEMS センサ回路実現のための協調最適設計技術  
(産総研／秋田一平氏)

15:05-15:15 休憩

15:15-16:00 COOL Chips 2024 における研究開発動向  
(東京電機大学／江川隆輔先生、明星大学／和田康孝先生)