

AIチップ設計拠点フォーラム(第58回)開催案内【Web開催】

記

1. 日時 4月26日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には、4月24日~26日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:20 Achieving the most energy-efficient compute fabric for ML and HPC using of thousands of RISC-V cores

(Esperanto Technologies Inc./David R. Ditzel 氏)

14:20-15:05 アナログレイアウト自動化ツール ACC(Analog Chip Compiler)のご紹介

(株式会社ジーダット/桑田俊一氏)

15:05-15:15 休憩

15:15-16:00 モビリティ業界における AI 開発のための計算力需要と最新 GPU 活用サービスの紹介

(株式会社ネクスティエレクトロニクス/猪貝光祥氏)