

AIチップ設計拠点フォーラム(第59回)開催案内【Web開催】

記

1. 日時 5月31日(金)13:30-16:00

2. 開催方法

Web フォーラム

(参加登録者には、5月29日～31日午前中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:20 NTTのIOWN構想とNTTコミュニケーションズにおける取り組み
(エヌ・ティ・ティ・コミュニケーションズ株式会社／莊司哲史氏)

14:20-15:05 イジングモデルと独自アルゴリズムの組合せ最適化 FPGA マシン Qalmo
(ディー・クルー・テクノロジーズ株式会社／長澤達也氏)

15:05-15:15 休憩

15:15-16:00 LLM in HBLL-RAM
(PieceMakers Technology, Inc.／Joe Ting氏)