

AIチップ設計拠点フォーラム(第57回)開催案内【Web開催】

記

1. 日時 3月29日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、3月27日~29日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 画像デバイス向け Glass to Glass 信号処理 IP ソリューション
(VeriSilicon / Simon Jones 氏)

14:35-14:40 休憩

14:40-16:40 ISSCC2024 における研究開発動向

(産総研 / 更田裕司氏、大内真一氏、早稲田大学 / 西澤真一先生、東京大学 / 長谷川淳氏)