

AIチップ設計拠点フォーラム(第56回)開催案内【Web開催】

記

1. 日時 2月29日(木)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、2月27日~29日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 SiFive/RISC-V Overview and Multi Core & Use Case (SiFive Japan 株式会社 / Sam Rogan 氏、近藤芳人氏)

14:35-15:35 DNN Accelerator における HW/SW Co-design の動向
(株式会社フィックスターズ / 窪田貴文氏)

15:35-15:40 休憩

15:40-16:40 先端半導体のオープンイノベーション推進を目指す先端半導体研究センター
(産総研 / 昌原 明植氏)