

AIチップ設計拠点フォーラム(第55回)開催案内【Web開催】

記

1. 日時 1月26日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、1月24日~26日午前中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 次世代高性能・省電力プロセッサ FUJITSU-MONAKA (富士通/吉田利雄氏)

14:35-15:35 Quadric Chimera AI-Edge IP: A highly efficient and flexible GPNPU supporting all neural networks (CNNs, transformers, etc) and other data-parallel algorithms (Quadric/Nigel Drego氏)

15:35-15:40 休憩

15:40-16:40 3D-IC/chiplet 設計を支援する半導体/PKG/PCB 協調設計環境 (図研/松澤浩彦氏)