

AIチップ設計拠点フォーラム(第54回)開催案内【Web開催】

記

1. 日時 12月22日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、12月20日~22日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 EdgeCortix – introducing power efficient accelerator for low latency edge inference (Edgecortix 株式会社/Nikolay Nez 氏)

14:35-15:35 ISCJ2023(12th IEEE CPMT Symposium)受賞記念講演

- ・「ISCJ2023 と今回の受賞について」産総研/高橋健司氏
- ・「Multi Die Stacked Structure Fabricated by WoW Bonding」産総研/島本晴夫氏
- ・「Abnormal Position Identification Technique for Communication Channel using Adaptive DFE」日立製作所/下村颯志氏

15:35-15:40 休憩

15:40-16:40 Heterogeneous Collaboration in IC Design between Japan and Taiwan (CMSC, Inc./Johnsea Chen 氏)