

AIチップ設計拠点フォーラム(第52回)開催案内【Web開催】

記

1. 日時 10月27日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、10月25日~27日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 Tenstorrent RISC-V CPU and AI Accelerator for Future Computing Environment
(Tenstorrent Inc / 石井康雄氏)

14:35-15:35 仮想環境とエミュレータ/FPGA プロトタイプを活用しアーキテクチャの最適化及び
SW の早期開発を実現するシフトレフト
(日本シノプシス / 松本光寛氏、安田健太郎氏)

15:35-15:40 休憩

15:40-16:40 DAC2023 における AI チップ研究動向 (熊本大学 / 瀬戸謙修先生)