

AIチップ設計拠点フォーラム(第51回)開催案内【Web開催】

記

1. 日時 9月29日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、9月27日~29日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 Introduction of High-End RISC-V Core and high-performance CPU Chiplet by Ventana Micro Systems. (Ventana Micro Systems/Travis Lanier 氏)

14:35-15:35 Hot Chips 2023 における最新のチップ開発動向 (東京大学/長谷川淳 氏)

15:35-15:40 休憩

15:40-16:40 AI ロボット用自動並列化コンパイラ協調低消費電力ベクトルマルチコアプロセッサの開発 (早稲田大学/木村啓二先生)