

AIチップ設計拠点フォーラム(第46回)開催案内【Web開催】

記

1. 日時 4月28日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、4月26日~28日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 高性能・低消費電力マルチコアプロセッサのためのコンパイラ・アーキテクチャ協調設計 (早稲田大学／笠原博徳先生)

14:35-15:35 AI・メタバースの動向と適用事例の紹介
(日立製作所／影広達彦氏)

15:35-15:40 休憩

15:40-16:40 AI チップ設計拠点の運営と設計環境
(産総研／五十嵐泰史氏、東大／長谷川淳氏)