

# AIチップ設計拠点フォーラム(第44回)開催案内【Web開催】

## 記

1. 日時 2月24日(金)13:30-16:40

### 2. 開催方法

Web フォーラム

(参加登録者には、2月22日~24日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

### 3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 全方位同時通信フェイズド・アレイ・アンテナとレトロディレクティブ・アンテナのためのMMICの開発 (WaveArrays/賀谷信幸氏(神戸大学名誉教授))

14:35-15:35 JASA RISC-V WG 活動のご紹介とチップミュージアム-mini-について  
(一社)組込みシステム技術協会(JASA) RISC-V WG 主査/小檜山智久氏)

15:35-15:40 休憩

15:40-16:40 コンピュータの高性能化に向けた光 I/O コア技術(アイオーコア/田原修一氏)