

# AIチップ設計拠点フォーラム(第43回)開催案内【Web開催】

## 記

1. 日時 1月27日(金)13:30-16:40

### 2. 開催方法

Web フォーラム

(参加登録者には、1月25日~27日午前中にWebフォーラム参加のためのリンクアドレスを通知いたします)

### 3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 先端ロジックデバイスの技術動向  
(東京大学 平本俊郎先生)

14:35-15:35 SC22 にみる HPC 技術開発の動向  
(東京電機大学 江川隆輔先生)

15:35-15:40 休憩

15:40-16:40 Iron Law of Processor Performance と RISC-V  
(Codasip 社 明石貴昭氏・Mr.Zdeněk Přikryl, CTO)