

AIチップ設計拠点フォーラム(第42回)開催案内【Web開催】

記

1. 日時 12月23日(金)13:30-17:00

2. 開催方法

Web フォーラム

(参加登録者には、12月21日～23日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 キーノート「確実に動作させるための SoC 検証技術:エミュレーション、プロトタイピング、そして形式的検証」(東京大学 藤田 昌宏 先生)

14:35-16:05 ハードウェアエミュレータによる機能検証の加速
(日本ケイデンス・デザイン・システム社 松本 晃 氏)

16:05-16:10 休憩

16:10-17:00 AI-One プラットフォームのハードウェアエミュレータ上での検証環境構築
(東京大学 荒川 文男氏)