

AIチップ設計拠点フォーラム(第41回)開催案内【Web開催】

記

1. 日時 11月24日(木)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、11月22日～24日午前中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 大容量ストレージを活用した記憶検索型 AI による画像分類技術のご紹介
(キオクシア株式会社／出口淳氏)

14:35-15:35 大規模処理用ヘテロジニアス FPGA アクセラレータの高位設計
(東北大学／Hasitha Muthumala Waidyasooriya 先生)

15:35-15:40 休憩

15:40-16:40 チップレット集積技術
(東京工業大学／栗田洋一郎先生)