

# AIチップ設計拠点フォーラム(第40回)開催案内【Hybrid開催】

## 記

1. 日時 10月28日(金)13:30-16:40

### 2. 開催方法

ハイブリッド形式

(オンライン参加登録者には、10月26日~28日午前中にWebフォーラム参加のためのリンクアドレスを通知いたします)

### 3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:15 「基調講演:回路設計・アーキテクチャ設計・アルゴリズム設計とSoC設計」  
東大／池田誠先生

14:15-15:10 「複数のヘテロジニアスIPコアを評価するためのSoCプラットフォームの構築と評価」東大／長谷川淳氏、産総研／中一郎氏

15:10-15:20 休憩

15:20-16:40 AI-One 関連展示(@武田ホール)