

AIチップ設計拠点フォーラム(第37回)開催案内【Web開催】

記

1. 日時 7月28日(木)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、7月26日~27日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 Vail Workshop と DAC 2022 に見る技術動向
(東京大学／池田誠教授、長谷川淳氏)

14:35-15:35 フォーマル技術を利用したデータパス回路(C/C++ vs RTL)の等価検証機能の紹介
(日本シノプシス合同会社／前田修二氏)

15:35-15:40 休憩

15:40-16:40 2022 Symposium on VLSI Technology にみる半導体技術動向
(産総研／五十嵐泰史氏)