

AIチップ設計拠点フォーラム(第32回)開催案内【Web開催】

記

1. 日時 2月25日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、2月23日~24日中に Web フォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AI チップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 It's on future technology, Challenges & complexity

(Synapse Design Automation Inc, a QuEST company /Vasan Karighattam 氏)

14:35-15:35 ロジック半導体集積回路の微細化動向と EUV リソグラフィ技術

(元(株)先端ナノプロセス基盤開発センター社長/石内秀美氏)

15:35-15:40 休憩

15:40-16:40 ISSCC2022 における AI チップ研究動向

(産総研/更田裕司氏)