

AIチップ設計拠点フォーラム(第29回)開催案内【Web開催】

記

1. 日時 11月26日(金)13:30-16:40

2. 開催方法

Web フォーラム

(参加登録者には、11月24日~25日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて (産総研・内山邦男)

13:35-14:35 Ultra Low power RISC-V core processor for Edge & AI Multicore System
(ASA Microsystems/Ashraful Islam 氏)

14:35-15:35 デジタルアーキテクチャ研究センターの取り組みについて
(産総研/岸本光弘氏)

15:35-15:40 休憩

15:40-16:40 コヒーレント DSP の研究開発と最新動向
(NTT 未来ねっと研究所/堀越建吾氏)