

AIチップ設計拠点フォーラム(第16回)開催案内【Web開催】

記

1. 日時

10月30日(金)13:30-16:20

2. 開催方法

Web フォーラム

(参加登録者には、10月28日~29日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

- 13:30-13:35 AIチップ設計拠点フォーラムについて (産総研・内山邦男)
- 13:35-14:15 自動運转向け SoC の技術動向およびビジネス動向について
(ルネサスエレクトロニクス・原博隆氏)
- 14:15-14:55 AIチップの動向とその最前線
(北大・百瀬啓氏)
- 14:55-15:00 休憩
- 15:00-15:40 全結合・全並列型アニーリングコンセプトによる組合せ最適化ソルバーHW
技術の紹介: その数理モデルから LSI 実装まで
(東工大・川村一志先生)
- 15:40-16:20 ニューノーマル社会における半導体戦略
=ポストムーアと米中対立の中で=
(機械振興協会経済研究所・井上弘基氏)