

AIチップ設計拠点フォーラム(第14回)開催案内【Web開催】

記

1. 日時

8月28日(金)13:30-16:20

2. 開催方法

Web フォーラム

(参加登録者には、8月26日~27日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて(産総研・内山邦男 AIチップ設計拠点推進責任者)

13:35-14:15 5G モバイル、ウェアラブル、車載分野、サーバ HPC 分野における RISC-V の採用状況とポスト 5G 時代における応用展開 (SHC・河崎俊平氏)

14:15-14:55 2020 DARPA ERI summit に見る半導体研究動向(産総研・五十嵐泰史氏)

14:55-15:00 休憩

15:00-15:40 スーパーコンピュータ「富岳」開発における CPU 論理品質保証
(富士通・松井宣幸氏、富士通研究所・吉川隆英氏)

15:40-16:20 Hot Chips 32 における AI チップ研究開発動向 (東大・荒川文男氏)