

## AIチップ設計拠点フォーラム(第12回)開催案内【Web開催】

### 記

#### 1. 日時

6月26日(金)13:30-16:20

#### 2. 開催方法

Web フォーラム

(参加登録者には、6月24日~25日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

#### 3. アジェンダ

13:30-13:35 AIチップ設計拠点フォーラムについて(産総研 内山邦男 AIチップ設計拠点推進責任者)

13:35-14:15 劣化検知機能を有する高信頼LSIの開発(九工大 梶原誠司先生, プリバテック 麻生正雄氏)

14:15-14:55 AIチップ設計拠点論理エミュレータを用いたアクセラレータのためのソフトウェア・ハードウェアスタック一貫検証(産総研 大内真一氏, ケイデンス 夏井聡氏)

14:55-15:00 休憩

15:00-15:40 組込み分散リアルタイム処理用プロセッサ - RMTP SoC/SiP/RTOS - (慶応大 山崎信行先生)

15:40-16:20 2020 Symposia on VLSI Technology & Circuits でのAIチップ研究動向(産総研 更田裕司氏)