

## AIチップ設計拠点フォーラム(第11回)開催案内【Web開催】

### 記

#### 1. 日時

5月29日(金)13:30-16:20

#### 2. 開催方法

Web フォーラム

(参加登録者には、5月27日～28日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

#### 3. アジェンダ

13:30-13:35

AIチップ設計拠点フォーラムについて (産総研 内山)

13:35-14:15

高効率なAIチップアーキテクチャ(aiPE)の開発およびチップの具現化に関して  
(ArchiTek 高田周一氏)

14:15-14:55

ImpulseTCAD -AIST オリジナルのデバイスシミュレーター  
(産総研 福田浩一氏)

14:55-15:00 休憩

15:00-15:40

AIチップ設計に向けたルネサスIPのご紹介  
(ルネサスエレクトロニクス株式会社 矢田直樹氏, 中島雅美氏)

15:40-16:20

アルゴリズムとハードウェアの協調最適化によるDeep Learning 推論演算の高効率化  
(キオクシア株式会社 出口淳氏)