

AIチップ設計拠点フォーラム(第10回)開催案内【Web開催】

記

1. 日時

4月24日(金)13:30-16:30

2. 開催方法

Web フォーラム

(参加登録者には、4月22日～23日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35

AIチップ設計拠点フォーラムについて (産総研 内山)

13:35-14:15

エッジデバイス用の極小量子化ディープニューラルネットワークアクセラレータ
(LeapMind 徳永拓之氏)

14:15-14:55

AIチップ設計拠点における統合評価チップの設計方法と進捗(産総研 中一郎氏)

14:55-15:00 休憩

15:00-15:40

AIチップ設計拠点における論理エミュレータ・シミュレータを用いた設計検証について
(東大 松本高士先生)

15:40-16:20

IS量子コンピュータ開発の現状と極低温CMOS回路への期待(日立製作所 水野弘之氏)