

AIチップ設計拠点フォーラム(第9回)開催案内【Web開催】

記

1. 日時

3月27日(金)13:30-16:30

2. 開催方法

Web フォーラム

(参加登録者には、3月25日~26日中にWebフォーラム参加のためのリンクアドレスを通知いたします)

3. アジェンダ

13:30-13:35

AIチップ設計拠点フォーラムについて (産総研 内山)

13:35-14:15

SONOS Embedded フラッシュメモリを用いたアナログ Computing-In-Memory の紹介
(フローディア 谷口泰弘氏)

14:15-14:55

AIチップ設計拠点における SoC プラットフォーム構想 (東大 長谷川淳氏)

14:55-15:00 休憩

15:00-15:40

SoC インプリメンテーション EDA ツールの現状と、東芝 SoC 設計環境 Tachyon の紹介
(東芝デバイス&ストレージ 光安政浩氏)

15:40-16:30

ISSCC2020 における AI チップ研究動向 (産総研 更田裕司氏)