

# AIチップ設計拠点フォーラム(第9回)開催案内

## 記

### 1. 日時

2月28日(金) 13:30-17:00

### 2. 場所

東京大学 工学部2号館241号室

[https://www.u-tokyo.ac.jp/campusmap/cam01\\_04\\_03\\_j.html](https://www.u-tokyo.ac.jp/campusmap/cam01_04_03_j.html)

### 3. アジェンダ

13:30-13:35

AIチップ設計拠点フォーラムについて (産総研 内山)

13:35-14:15

SONOS Embedded フラッシュメモリを用いたアナログ Computing-In-Memory の紹介  
(フローディア 谷口泰弘氏)

14:15-15:00

AIチップ設計拠点における SoC プラットフォーム構想 (東大 長谷川淳氏)

15:00-15:20 - 休憩 -

15:20-16:10

SoC インプリメンテーション EDA ツールの現状と、東芝 SoC 設計環境 Tachyon の紹介  
(東芝デバイス&ストレージ 光安政浩氏)

16:10-16:50

ISSCC2020 における AI チップ研究動向 (産総研 更田裕司氏)