

# AIチップ設計拠点フォーラム(第8回)開催案内

## 記

### 1. 日時

1月31日(金)13:30-17:00

### 2. 場所

東京大学 工学部3号館31号講義室

[https://www.u-tokyo.ac.jp/campusmap/cam01\\_04\\_04\\_j.html](https://www.u-tokyo.ac.jp/campusmap/cam01_04_04_j.html)

### 2. アジェンダ

13:30-13:40

AIチップ設計拠点フォーラムについて (産総研 内山)

13:40-14:20

原子スイッチが拓く低電力エレクトロニクス(NEC 阪本利司氏)

14:20-15:20

AI・IoT時代に貢献する3次元集積実装技術とその研究開発動向

(産総研 菊地克弥氏)

15:20-15:40

- 休憩 -

15:40-16:30

チップとアプリ・サービスをつなぐオープンプラットフォーム Leafony

(東大 桜井貴康先生)