

AI チップ設計拠点フォーラム(第7回)開催案内

記

1. 日時

12月23日(月) 13:30-17:00

2. 場所

東京大学 工学部2号館242号講義室

https://www.u-tokyo.ac.jp/campusmap/cam01_04_03_j.html

3. アジェンダ

13:30-13:40

AI チップ設計拠点フォーラムについて (産総研 内山)

13:40-14:20

センサー用ユニバーサル ADC の開発

(テックイデア/東工大名誉教授 松澤昭先生)

14:20-15:00

最適化処理を加速する CMOS アニールマシン の概要

(日立製作所 山岡雅直氏)

15:00-15:20

休憩

15:20-16:00

C++で先端 AI チップを開発 ～高位合成ソリューション/Catapult～

(メンター・グラフィックス・ジャパン 山本修作氏)

16:00-16:40

AI チップ研究開発に向けたプロジェクトの状況 (産総研 金山敏彦氏)